

CURSO DE MONTADOR DE DISPOSITIVOS Y CUADROS ELECTRÓNICOS

Práctica nº:

Título de la práctica:

INVERSOR LÓGICO MOS

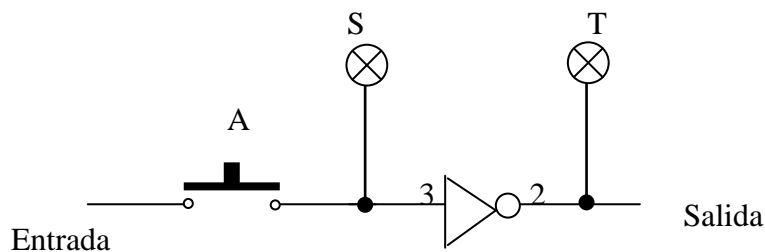
Fecha:

Nombre y Apellidos:

Objetivos de la práctica

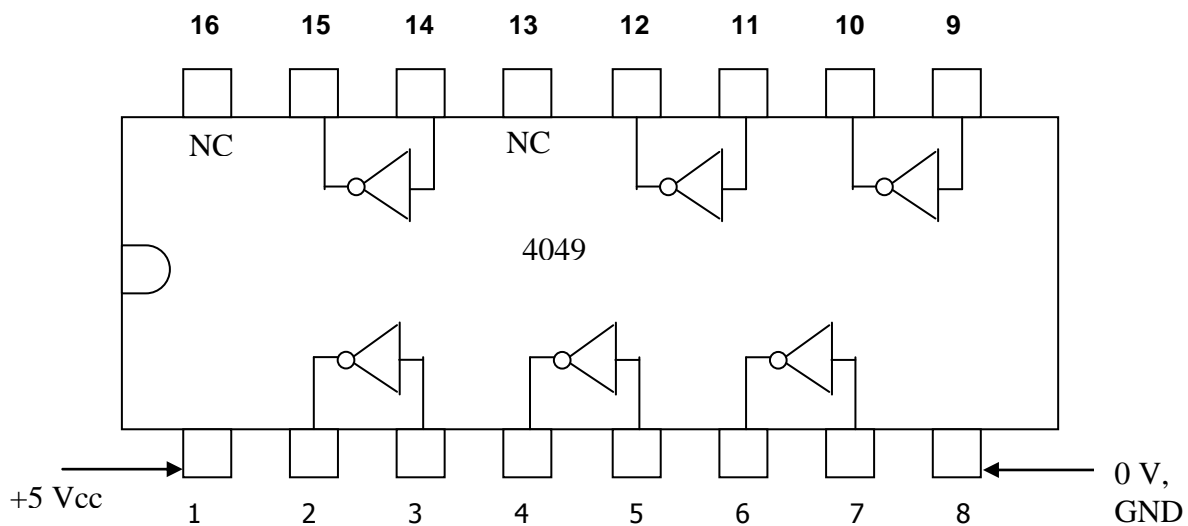
Funcionamiento y características de los inversores lógicos fabricados con la tecnología MOS.

Esquema de montaje



NOTA: Téngase en cuenta que las patillas 1 y 8 del **4049** han de conectarse a los polos de la alimentación.

Diagrama de conexionado del circuito integrado



Proceso operativo

1º. Montar en la placa Board experimental, el circuito integrado y establecer las conexiones indicadas en el esquema de montaje, prestando atención a la polarización y patillaje de los componentes y circuito integrado.

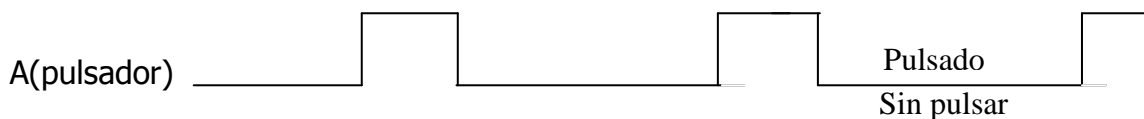
Descripción y funcionamiento del circuito

(Desarrollar por el alumno)

Desarrollo de la práctica: Medidas y pruebas a realizar

1. Si la patilla 3 queda al aire, indicar el nivel lógico de la patilla 2.
2. Indicar todas las diferencias conocidas entre las características de los inversores MOS y los de la familia TTL.

Rellenar el diagrama de tiempos mostrado en la siguiente figura.



3 (tensión c.c.)-----

T (indicador)-----

2 (tensión c.c.)-----

Materiales necesarios

C.I. 4049, diodos Leds (señalizadores de estado lógico), alimentación de 5 Vcc, interruptor (opcional).